

**Chipcard.**

**Patent number:** EP0424726  
**Publication date:** 1991-05-02  
**Inventor:** KREFT HANS DIEDRICH (DE)  
**Applicant:** ANGEWANDTE DIGITAL ELEKTRONIK (DE)  
**Classification:**  
- **international:** G06K7/00; G06K19/07; G06K7/00; G06K19/07; (IPC1-7): G06K19/06  
- **European:** G06K7/00E; G06K19/07; G06K19/07T  
**Application number:** EP19900119374 19901010  
**Priority number(s):** DE19893935364 19891024

**Also published as:**  
US5206495 (A1)  
JP3209592 (A)  
EP0424726 (B1)  
DE3935364 (C1)

**Cited documents:**  
EP0079047  
EP0268106  
US4746787

[Report a data error here](#)

**Abstract of EP0424726**

A chip (2) is connected on a chipcard (1) (plastic card, smart card etc.) via an electronic circuit to a contact field (3) according to ISO standard 7816 or to a contact-free coil transmission path (4, 5) as required, so that the data-processing chips located on the card have precisely the same mode of operation, irrespective of whether the contacting or contact-free mode of operation of the card is chosen.

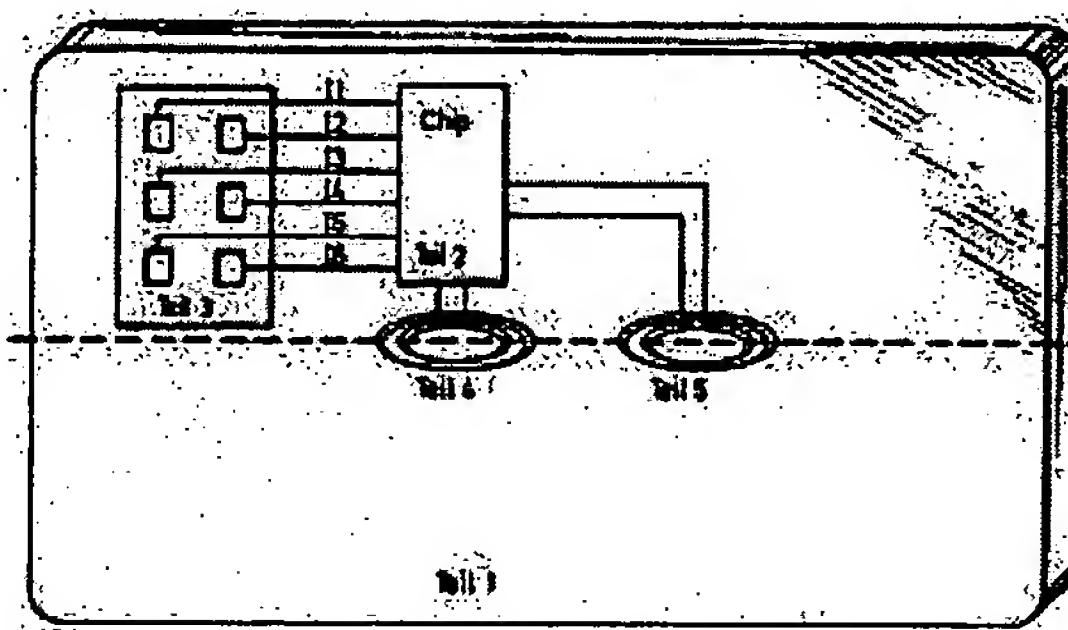
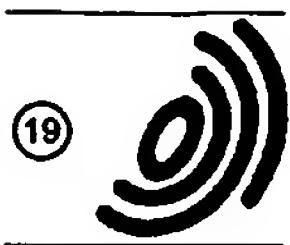


FIG. 1

Data supplied from the [esp@cenet](#) database - Worldwide

Best Available Copy



Europäisches Patentamt

(19)

European Patent Office

Office européen des brevets



(11) Veröffentlichungsnummer: **0 424 726 B1**

(12)

## EUROPÄISCHE PATENTSCHRIFT

(45) Veröffentlichungstag der Patentschrift :  
13.09.95 Patentblatt 95/37

(51) Int. Cl.<sup>6</sup> : **G06K 19/06**

(21) Anmeldenummer : **90119374.8**

(22) Anmeldetag : **10.10.90**

(54) Chipkarte.

(30) Priorität : **24.10.89 DE 3935364**

(56) Entgegenhaltungen :  
EP-A- 0 079 047  
EP-A- 0 268 106  
US-A- 4 746 787

(43) Veröffentlichungstag der Anmeldung :  
02.05.91 Patentblatt 91/18

(73) Patentinhaber : **Angewandte Digital Elektronik**  
GmbH  
Birkenau 5  
D-21521 Dassendorf (DE)

(45) Bekanntmachung des Hinweises auf die  
Patenterteilung :  
13.09.95 Patentblatt 95/37

(72) Erfinder : **Kräft, Hans Diedrich**  
Birkenau 5  
W-2055 Dassendorf (DE)

(84) Benannte Vertragsstaaten :  
FR GB IT NL

**EP 0 424 726 B1**

Anmerkung : Innerhalb von neun Monaten nach der Bekanntmachung des Hinweises auf die Erteilung des europäischen Patents kann jedermann beim Europäischen Patentamt gegen das erteilte europäische Patent Einspruch einlegen. Der Einspruch ist schriftlich einzureichen und zu begründen. Er gilt erst als eingereicht, wenn die Einspruchsgebühr entrichtet worden ist (Art. 99(1) Europäisches Patentübereinkommen).

## Beschreibung

Die Erfindung betrifft eine Chipkarte, bei der die Energieversorgung und der bidirektionale Datenaustausch über Kontakte bewirkt wird.

Eine derartige Karte - als tragbares Speichermedium bezeichnet - ist aus der DE 37 21 170 A1 bekannt und dient als Kreditkarte zum bargeldlosen Einkauf, wobei die Daten von der Karte durch eine Lese/Einschreibeinheit aufgenommen werden.

Während diese Karte entsprechende Kontakte aufweist, ist es aus der DE 37 21 822 C1 auch bekannt, daß eine Chipkarte über kontaktlose, elektromagnetische Energie und/oder Signalübertragung mit einer stationären Schaltungsanordnung zusammenarbeitet. Die für die Übertragung vorgesehene Antennenspule ist dabei konzentrisch um die aktive Fläche des Halbleiterkörpers der integrierten Schaltung angeordnet.

Für kontaktbehaftete Chipkarten liegt eine internationale ISO-Norm 7816 vor. Parallel zu diesen kontaktbehafteten Karten werden kontaktlose Karten am Markt angeboten, bei denen die Versorgung der Chips auf der Karte mit Energie berührungslos (meist nach einem Transistorprinzip) geschieht. Die bidirektionale Datenübertragung geschieht ebenfalls berührungslos durch Ausnutzung der unterschiedlichen Eigenschaften in den elektromagnetischen Wellen in den verschiedenen Frequenzbereichen. Auch der Datenfluß, die Datenformate sowie die Taktfrequenzen sind für die kontaktbehaftete Chipkarte genormt, so daß die Belegung des Kontaktfeldes solcher Karten an unterschiedlich ausgeführten Schreib/Lesemodulen immer gleich ist und alle Kontaktarten in gleicher Weise gelesen und beschrieben werden und mit Energie versorgt werden.

Die am Markt befindlichen kontaktbehafteten Karten treten aufgrund der Nachteile von Kontakten (Verschleiß, Kontaktwiderstände, direkte Verbindung zur Elektronik, statische Aufladung über die Kontakte, Einengung der werblichen Gestaltung der Karte aufgrund der Kontaktlage) zunehmend in Konkurrenz zu kontaktlosen Karten.

Der Erfindung liegt daher die Aufgabe zugrunde, eine Chipkarte zu schaffen, die sowohl kontaktbehaftet wie auch kontaktlos funktioniert, so daß diese ohne Dazutun des Kartenbenutzers in Verbindung mit Kontaktkartenlesern bzw. kontaktlos arbeitenden Lesern eingesetzt werden kann und automatisch selbsttätig ihre Funktionsweise (kontaktlos oder kontaktbehaftet) bestimmen.

Gelöst wird diese Aufgabe erfindungsgemäß mit den Merkmalen im Kennzeichen des Anspruchs.

Die Erfindung soll nachfolgend anhand der schematischen Darstellungen erläutert werden.

In Bild 1 ist schematisch mit dem Teil 1 eine Chipkarte abgebildet. Diese Chipkarte enthält mit dem Teil 2 den elektronischen Chip, in dem die üblichen Teile

eines Mikrorechners wie Rechenwerk und Speicher, untergebracht sind. Im Teil 3 ist das Kontaktfeld dargestellt, welches gemäß ISO-Norm genau spezifiziert ist. Mit den Teilen 4 und 5 sind Spulen symbolisiert, welche zur Übertragung von Energie und bidirektionalem Datenfluß dienen. Im Teil 2 ist eine Elektronik vorhanden, welche das selbsttätige Umschalten von Spulenfunktion (Teil 4, Teil 5) auf Kontaktfunktion Teil 3 und umgekehrt ermöglicht.

In Bild 2 ist diese Umschaltelelement als Teil 2.1 dargestellt. Der gesamte Chip, Teil 2, besteht also aus zwei wesentlichen Funktionselementen, dem Teil 2.1, welches die Umschaltung zwischen Kontaktfeld (Teil 3) und Spulen (Teil 4; Teil 5) vornimmt. Im Teil 2.2 befinden sich die übrigen Chipfunktionen wie Rechenwerk und Speicheransprecheinheit. In diesem Teil 2 laufen jene Vorgänge ab, welche für den Benutzer einer solchen Karte von Bedeutung sind, wie z.B. abbuchern von Geldbeträgen, Speichern von Identifizierungsnummern usw.

Eine weitere Aufgliederung des Teils 2.1 wird in Bild 3 dargestellt. Die Spulen (Teil 4, Teil 5) werden sowohl mit dem Teil 2.1.1. wie mit dem Teil 2.1.4. verbunden. Das Teil 2.1.1 führt eine Strom- und Spannungsgleichrichtung durch, in dem z.B. über ein Diodenkondensatornetzwerk Gleichstrom und Gleichspannung dem gesamten Teil 2 zur Verfügung gestellt werden, sofern genügend Energie über die Spulen (Teil 4, Teil 5) nach einem Transistorprinzip zur Verfügung gestellt werden. Diese gewonnene Gleichspannung ( $U_1$ ) wird über den Eingang E 1 an ein spannungsvergleichendes Element (z.B. Komparator, Operationsverstärker) hier als Teil 2.1.2. gekennzeichnet, geführt. Der andere Ausgang wird über die Diode D 1 an dasselbe Teil 2.1.2 als Spannungsversorgung geführt. Das Teil 2.1.2 liefert einen Ausgang, der über E 3 an ein Multiplexglied (Teil 2.1.3) zugeführt wird. Dieser Ausgang des Vergleichsgliedes (Teil 2.1.2) hat einen Spannungspegel, der eindeutig von dem Spannungspegel der Eingänge E1, E2 des Teiles 2.1.2 abhängt. Liegt z.B.  $U_1$  über E1 an, möge E3 einen Spannungswert anzeigen. In allen anderen Fällen, wenn z.B. E2 den Spannungswert  $U_2$  des Teiles 3 anliegen hat und falls E1 und E2 hoch sind, möge Teil 2.1.2 am Ausgang E3 jeweils den Spannungswert 0 haben. Damit hängt dieser Ausgang E3 vom Teil 2.1.2 ab und von der zur Verfügung gestellten Spannung  $U_1$  oder  $U_2$ . Diese Spannungen werden jeweils über die Dioden D1 bzw. D2 über den Eingang E4 dem Teil 2.1.2 als Versorgungsspannung zur Verfügung gestellt. Damit erhält das Teil 2.1.3, welches als Multiplexer ausgeführt ist, eine eindeutige Information über die Herkunft der Spannungsversorgung. Teil 2.1.3 kann mit dieser Information entweder die Leitungen des Teils 3 (I1, I2, I3, I4, I5, ...) oder die Leitungen des Teils 2.1.4 (K1, K2, K3, K4, K5, ...) auf die Ausgänge (A1, A2, A3, A4, A5, ...) umschalten. Diese Leitungen (A1 bis A5 und weitere) dienen im Teil 2

Best Available Copy

dem Teil 2.2 als Ein- und Ausgangsleitung zum Verarbeiten der Informationen im Rechenwerk des Teils 2.2. Das Teil 2.1.4 dient zur Umwandlung der über die Spulen (Teil 4, Teil 5) bidirektional übertragenen Informationen auf Leitungen K1, K2, K3, K4 und K5 in einer solchen Weise, daß diese mit den Informationen I1, I2, I3, I4 und I5 des Teiles 3 voll kompatibel sind. Durch die Umschaltung des Teiles 2.1.3 ist es für ein Rechenwerk, welches im Teil 2 enthalten ist, unbedeutend, ob es sich um Informationen handelt, welche über das Kontaktfeld Teil 3 übertragen werden oder um Informationen, welche über Spulen (Teil 4, Teil 5) eingekoppelt werden.

Gemäß vorstehender Beschreibung kann somit ein Siliziumchip aufgebaut werden, welcher auf einer Chipkarte untergebracht, selbsttätig die Umschaltung zwischen Kontaktfeld als Ankopplung einer Chipkarte an die Umwelt oder auf Spulen zur kontaktlosen Energie- und Signalübertragung als Ankopplung an die Umwelt ermöglicht.

#### Patentansprüche

1. Chipkarte, bei der die Energieversorgung und der bidirektionale Datenaustausch über Kontakte in einem kontaktfeld bewirkt wird, dadurch gekennzeichnet,
  - daß neben dem Kontaktfeld (Teil 3) auch noch Spulen (Teil 4, Teil 5) zur Spannungsversorgung und zum Datenaustausch vorgesehen sind,
  - daß ein Dioden-Kondensatornetzwerk (Teil 2.1.1.) zur Gleichrichtung und Glättung einer in die Spulen induzierten Wechselspannung an die Spulen angeschlossen ist und eine erste Gleichspannung (U<sub>1</sub>) erzeugt,
  - daß die erste Gleichspannung (U<sub>1</sub>) zur Spannungsversorgung des Chips (Teil 2) dient und an einen ersten Eingang (E 1) einer Diskriminierungsschaltung (Teil 2.1.2.) geführt ist,
  - daß eine über das Kontaktfeld gelieferte zweite Gleichspannung (U<sub>2</sub>) ebenfalls zur Spannungsversorgung des Chips dient und an einen zweiten Eingang (E 2) der Diskriminierungsschaltung (Teil 2.1.2.) geführt ist,
  - daß die Diskriminierungsschaltung (Teil 2.1.2.) an ihrem Ausgang ein Signal (E 3) abgibt, das abhängig vom Vorliegen der ersten oder der zweiten Spannung (U<sub>1</sub> oder U<sub>2</sub>) zwei verschiedene logische Pegel aufweist und das eine weitere Schaltung (Teil 2.1.3) steuert,
  - daß der weiteren Schaltung (Teil 2.1.3.) über eine Leitungsreihe (I<sub>1</sub> bis I<sub>6</sub>) Signale zur Spannungsversorgung und zum Daten-

austausch vom Kontaktfeld her zugeführt werden, und der über eine Schaltung (Teil 2.1.4.) und eine andere Leitungsreihe (K<sub>1</sub> bis K<sub>5</sub>) Signale zur Spannungsversorgung und zum Datenaustausch von den Spulen her zugeführt werden,

- daß die weitere Schaltung (Teil 2.1.3.) an ihrem Ausgang über eine Leitungsreihe (A<sub>1</sub> bis A<sub>5</sub>) an den Chip (Teil 2) angeschlossen ist, und
- daß bei Vorliegen der ersten Spannung (U<sub>1</sub>) die Signale von den Spulen und bei Vorliegen der zweiten Spannung (U<sub>2</sub>) die Signale vom Kontaktfeld an den Chip (Teil 2) durchgeschaltet werden.

#### Claims

20. 1. Chip card wherein the energy supply and the bidirectional data exchange are effected by contacts comprising the following points:
  - whereby in addition to the contact field - (Part 3), coils (Part 4, Part 5) are also intended to supply voltage and exchange data
  - whereby a diode capacitor network (Part 2.1.1) is connected to coils for the rectification and smoothing of the alternating voltage induced in the said coils, and it also produces a first DC voltage supply
  - whereby the said first DC voltage supply (U<sub>1</sub>) serves to supply voltage to the chip - (Part 2) and is supplied to the first input (E1) of a comparator (Part 2.1.2)
  - whereby a second DC voltage supply (U<sub>2</sub>), delivered via the said contact field, also serves to provide voltage to the chip and is supplied to a second input (E2) of a comparator (Part 2.1.2)
  - whereby the said comparator (Part 2.1.2) produces a signal at its output (E3), which depending on the presence of the first or second voltage supply (U<sub>1</sub> or U<sub>2</sub>), indicates two different logical levels and directs an additional circuit (Part 2.1.3)
  - whereby this said additional circuit (Part 2.1.3) is to have signals directed to it via wires (I<sub>1</sub> to I<sub>6</sub>) to provide voltage supply and to exchange data from the contact field and additionally, further signals for the supply of voltage and exchange of data will be directed from the coils to the said additional circuit (Part 2.1.4) via said wires (K<sub>1</sub> to K<sub>5</sub>)
  - whereby the said additional circuit (Part 2.1.3) is connected to the chip at its output via wires A<sub>1</sub> to A<sub>5</sub> and
  - whereby at the appearance of the said first

voltage supply (U1) the signals from the said coils will be switched to the chip (Part 2) from the contact field, and at the appearance of the said second voltage supply (U2) the signals from the contact field will be switched to the chip (Part 2).

5

- en cas de présence de la première tension (U<sub>1</sub>), les signaux provenant des bobines sont mis en communication avec la puce (partie 2), et en cas de présence de la tension (U<sub>2</sub>), les signaux provenant du panneau des contacts sont mis en communication avec la puce (partie 2).

### Revendications

1. Carte à puces, dans laquelle l'alimentation en énergie et la transmission bi-directionnelle de données sont assurées par l'intermédiaire de contacts réunis au niveau d'un panneau des contacts, caractérisée en ce que,
  - à proximité du panneau des contacts (partie 3), des bobines (partie 4, partie 5) sont également prévues pour l'alimentation en tension et la transmission de données,
  - un réseau de diodes-condensateurs (partie 2.1.1) est relié aux bobines, en vue du redressement et du filtrage d'une tension alternative induite dans les bobines, et produit une première tension continue (U<sub>1</sub>),
  - la première tension continue (U<sub>1</sub>) sert à l'alimentation en tension de la puce (partie 2), et se trouve dirigée jusqu'à une première entrée (E<sub>1</sub>) d'un circuit de discrimination (partie 2.1.2),
  - une deuxième tension continue (U<sub>2</sub>) délivrée par l'intermédiaire du panneau des contacts, sert éventuellement à l'alimentation en tension de la puce, et se trouve dirigée jusqu'à une deuxième entrée (E<sub>2</sub>) du circuit de discrimination (partie 2.1.2),
  - le circuit de discrimination (partie 2.1.2) délivre à sa sortie un signal (E<sub>3</sub>), qui, en fonction de la présence de la première ou de la deuxième tension (U<sub>1</sub> ou U<sub>2</sub>), présente deux niveaux logiques différents, et qui commande un circuit supplémentaire (partie 2.1.3),
  - des signaux pour l'alimentation en tension et pour la transmission de données sont envoyés à partir du panneau des contacts au circuit supplémentaire (partie 2.1.3), par l'intermédiaire d'une série de liaisons électriques (I<sub>1</sub> à I<sub>8</sub>), et des signaux pour l'alimentation en tension et pour la transmission de données sont envoyés à partir des bobines jusqu'à ce circuit supplémentaire par l'intermédiaire d'un circuit (partie 2.1.4), et d'une autre série de liaisons électriques (K<sub>1</sub> à K<sub>6</sub>),
  - le circuit supplémentaire (partie 2.1.3) est relié à sa sortie à la puce (partie 2), par l'intermédiaire d'une série de liaisons électriques (A<sub>1</sub> à A<sub>6</sub>), et

10

15

20

25

30

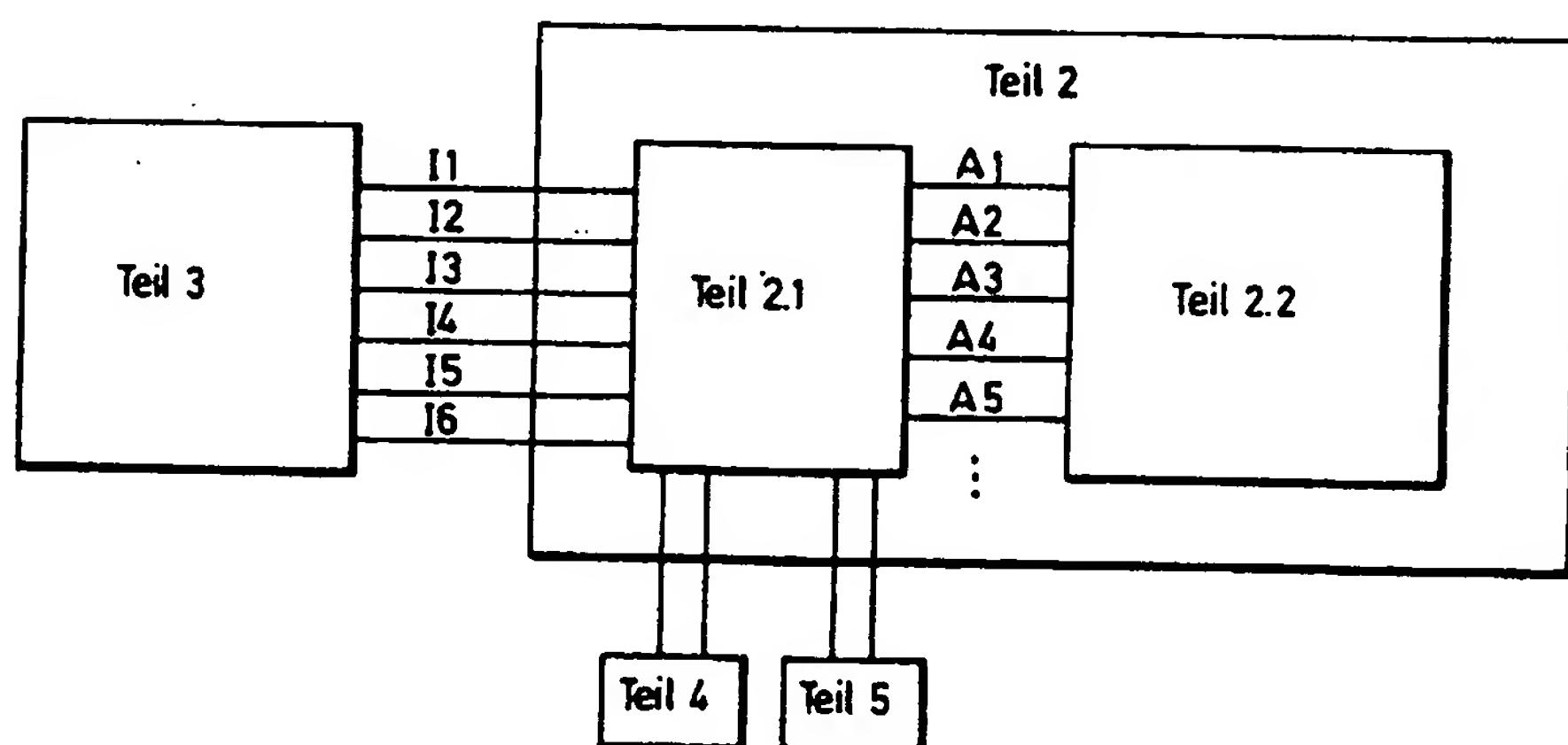
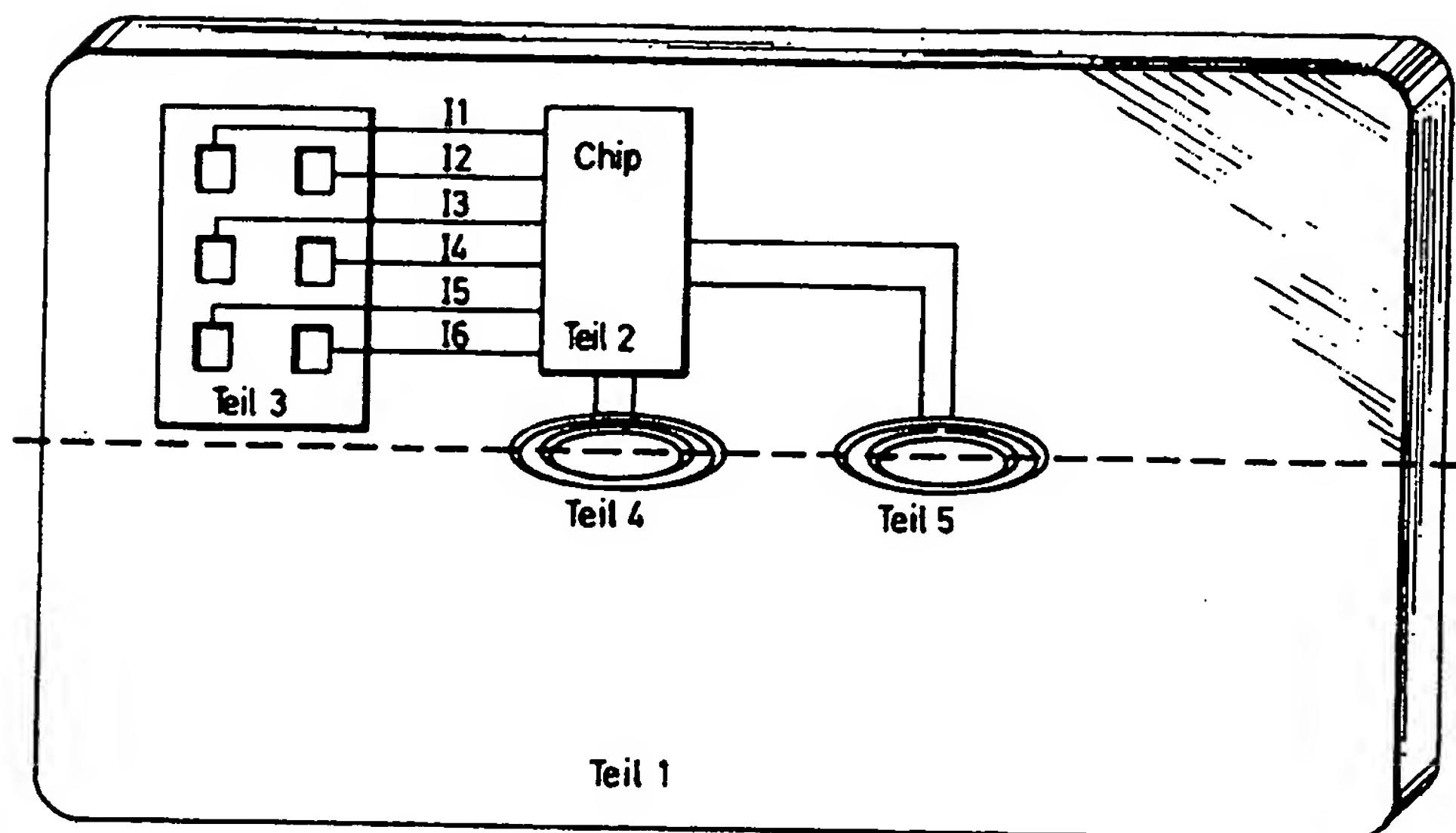
35

40

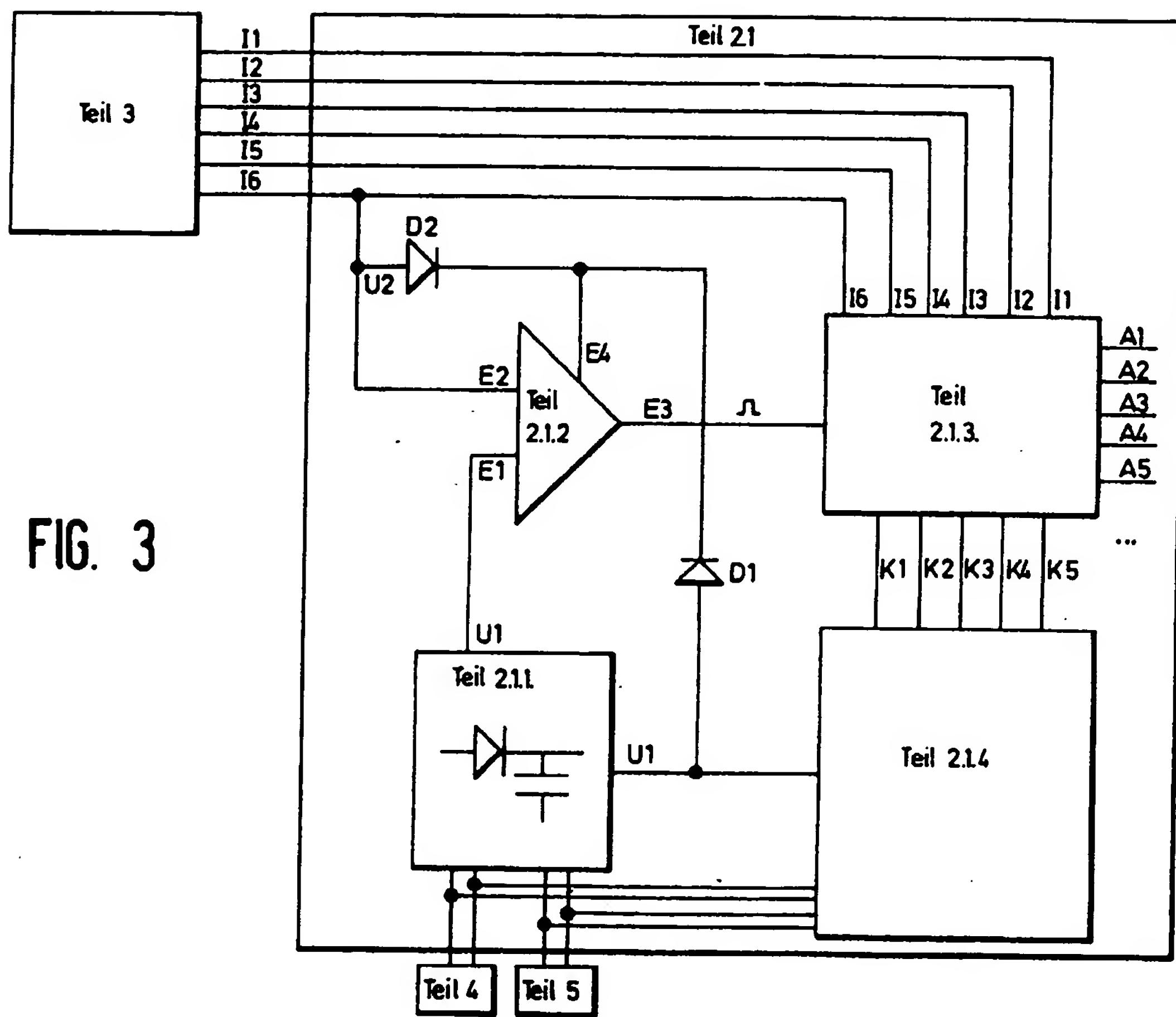
45

50

55



Best Available Copy



Best Available Copy